# Zad. 3 Badanie multipleksera (6 pkt)

|  |
| --- |
| Rys. 1 Zadana funkcja    *(wstaw obraz zadanej funkcji)* |
| Rys. 2 Binarny diagram decyzyjny dla zadanej funkcji    *(wstaw obraz/screenshot rozrysowanego diagramu dla zadanej funkcji)* |
| Rys. 3 Tablica z przydziałem wejść i wartości podawane na poszczególne wejścia danych układu multipleksera    D0 =  D1 = 0  D2 = 0  D3 =  D4 = 1  D5 = 0  D6 = 1  D7 = 0  *(wstaw obraz/screenshot tabeli z przydziałem wejść i wypisz poszczególne wejścia danych układu)* |
| Rys. 4 Schemat układu zbudowanego z użyciem multipleksera    *(wstaw obraz/screenshot schematu z aplikacji Multisim)* |
| Rys. 5 Schemat układu realizującego zadaną przez prowadzącego funkcję    *(wstaw obraz/screenshot schematu z aplikacji Multisim)* |
| Rys. 6 Przebiegi czasowe układu zbudowanego z użyciem multipleksera i bramek logicznych    *(wstaw obraz/screenshot z aplikacji Multisim przedstawiający* ***PEŁNE*** *przebiegi czasowe zbudowanego układu)* |